

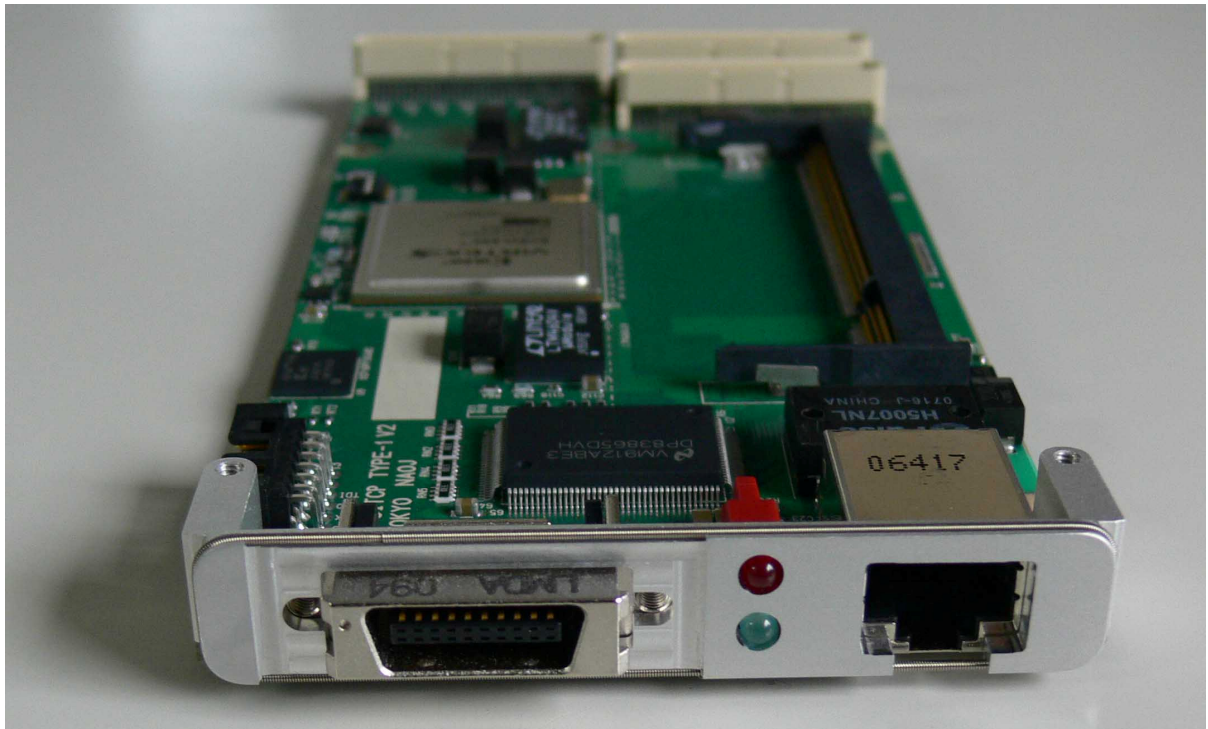
## 概説

天文観測大型CCDカメラ用デジタル信号処理ボード用に開発された基板です

機能としてはCCDカメラ制御とギガビットイーサネットを使用した高速画像データ転送をすることができます。

CCDカメラ制御の為に任意パターンクロック生成器を搭載しており、ユーザーが設定したクロックパターンを10nsec単位で設定可能です。CCDデータがネットワークで損失しないように、画像データを一時保存する為に大規模メモリDDR2 SO-DIMMを搭載しています。画像データは一時SDRAMに保存される為に画像データはネットワークの仕様状態に関わらず損失する事はありません。

大量の画像データを短時間で転送する為にギガビットイーサネットコントローラを搭載しています。またネットワーク処理をFPGAで処理しているのでネットワーク性能の上限値で安定してデータを転送する事が出来ます。



## 仕様・特徴

形状 サイズ: CMC規格準拠 基板サイズ

I/F(フロントパネル): 複数のボードを同期させる為の同期インタフェースLVDS  
GbE RJ45コネクタ

I/F(CMCコネクタ): 制御信号用32bitバス  
データ転送用16bitバス  
UART

付属品: SO-DIMM (Princeton, DDR2 SO-DIMM, PDN2/667-2G)1枚 (別売)