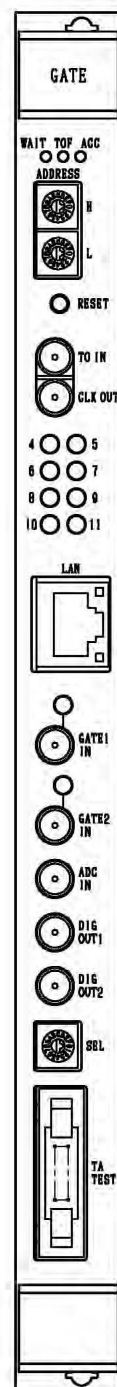
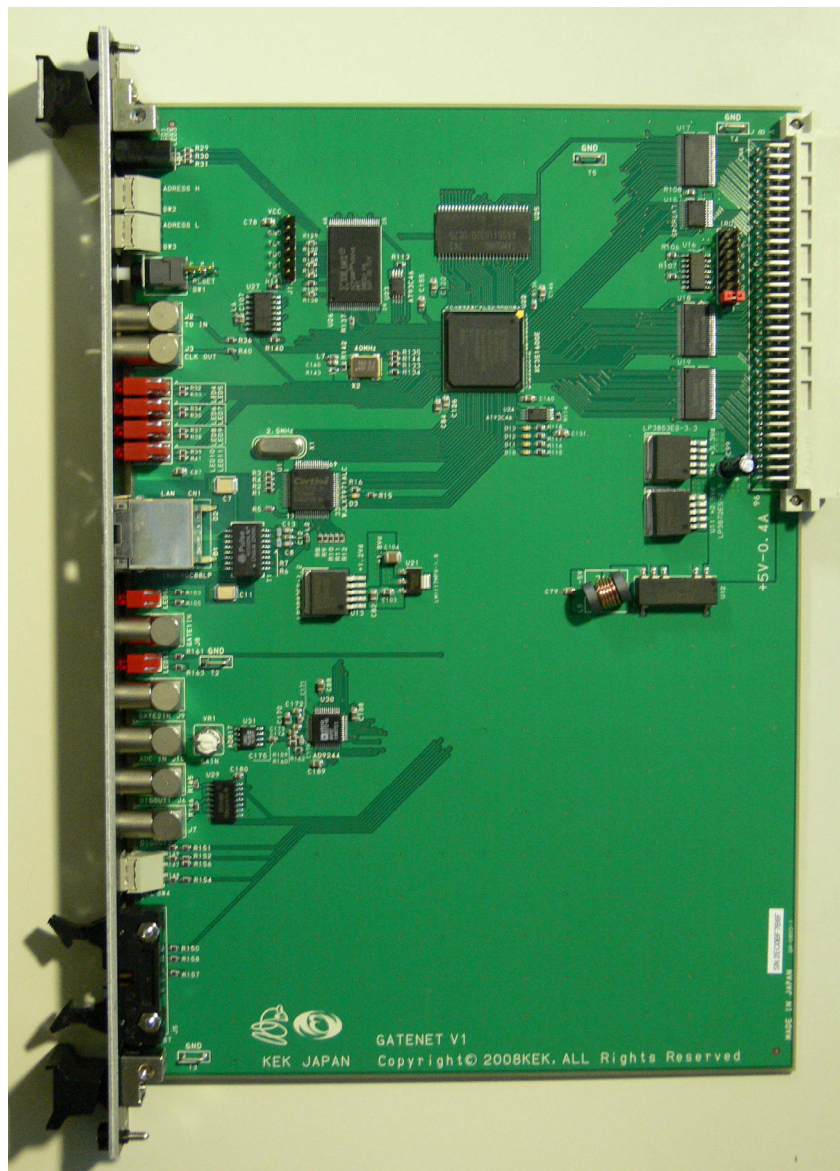


概説

本機は信号変換するための VME 標準 6U1 ユニット幅のモジュールです。プログラマブルゲートアレイ (FPGA) で機能が変更できる構造となっております。



仕様

入力： 4 入力（リモ型）
出力： 3 出力（リモ型）
イーサネットコネクタ 1 個
表示素子：LED 13 個

2. フロントパネル面構成

●2.1ー表示

1 ～ 1 1 （緑）：内部の処理状態を表せる。

GATE1, 2 IN（赤）：GATE1, 2 IN に接続された信号の状態を表す。

●2.2ー入力・出力

T0 IN：TTL 信号入力。コネクタ：リモコネクター

GATE 1, 2 IN：TTL 信号入力。+3.3V にプルアップ

コネクタ：リモコネクター

CLOCK OUT：TTL 信号出力。50Ω 終端可能。コネクタ：リモコネクター

DIG OUT1, 2：TTL 信号出力。50Ω 終端可能。コネクタ：リモコネクター

ADC IN：アナログ信号入力。コネクタ：リモコネクター

TA TEST：TTL 信号入力・出力。

コネクタ：10 ピン 2.54 mm ピッチリボンケーブル用コネクタ

3. VME-BUS VME Device Type: A24/D16 Slave

コネクタ：PCN10-96P 2.54DS

4. ネットワーク 100BASE-TX IEEE802.3u 準拠, 10BASE-T IEEE802.3 準拠。

コネクタ：RJ-45 型 8 極モジュージャック

ブロック図

