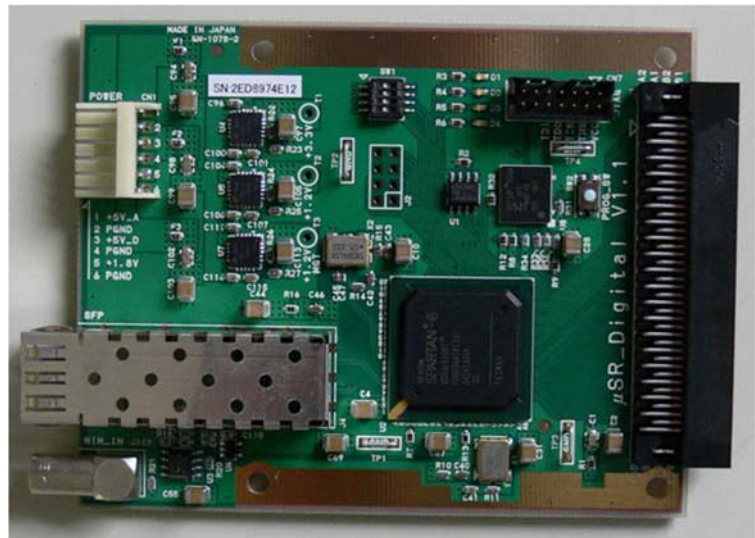

GN-1078-3 μ SR DIGITAL Print Wiring Board

μ SR デジタル プリント配線基板

概説

μ SR デジタル プリント配線基板の機能は 32ch 検出器信号(LVTTL 負論理)を受けて、コモンスタートトリガ(NIM 信号)からの TDC 値 (注) を計測、SFP (Small Form Factor Pluggable) モジュール経由で SiTCP 高速イーサネット通信を致します。FPGA のファームウェア書換によって、任意の機能を持たせることができます。SFP には光モジュール 1000Base-SX の他、1000Base-Tx のメタルモジュールも (ハードウェア依存性有り) 使用が可能です。



特徴

マルチヒット TDC 機能 (パルス版ファームウェア)

TDC 時間分解能・レンジ : 最大 1ns 分解能・2バイト長=65 μ s レンジ

TDC データバッファ容量 : 1000 データ/Ch/Start

TCP 送信バッファ容量 : 32Kbyte データ蓄積可能。

入力 : 32 discriminator input, LVTTL 2.5V、FX2-80 ピンコネクタ、1Ch NIM input for a start pulse

出力 : 1 GbE ポート, SFP モジュール

仕様

使用電源 : +5V(A) 系 : 接続ボード依存。60mA (GN1186-4 接続時)、200mA (GN1579-1 接続時)

+5V(D) 系 : 300mA 「必要容量 : 0.5A」

+1.8V(D) 系 : 520mA 「必要容量 : 1 A」

基板 : 4 層 FR-4 1.6mm 厚基板 サイズ 80X100mm

FPGA ファームウェアと MAC アドレスは含まれません。別途購入の必要があります。

(注): TDC 値とは NIM 入力からの時間情報を数値情報に変換した値です。

基板寸法図面

