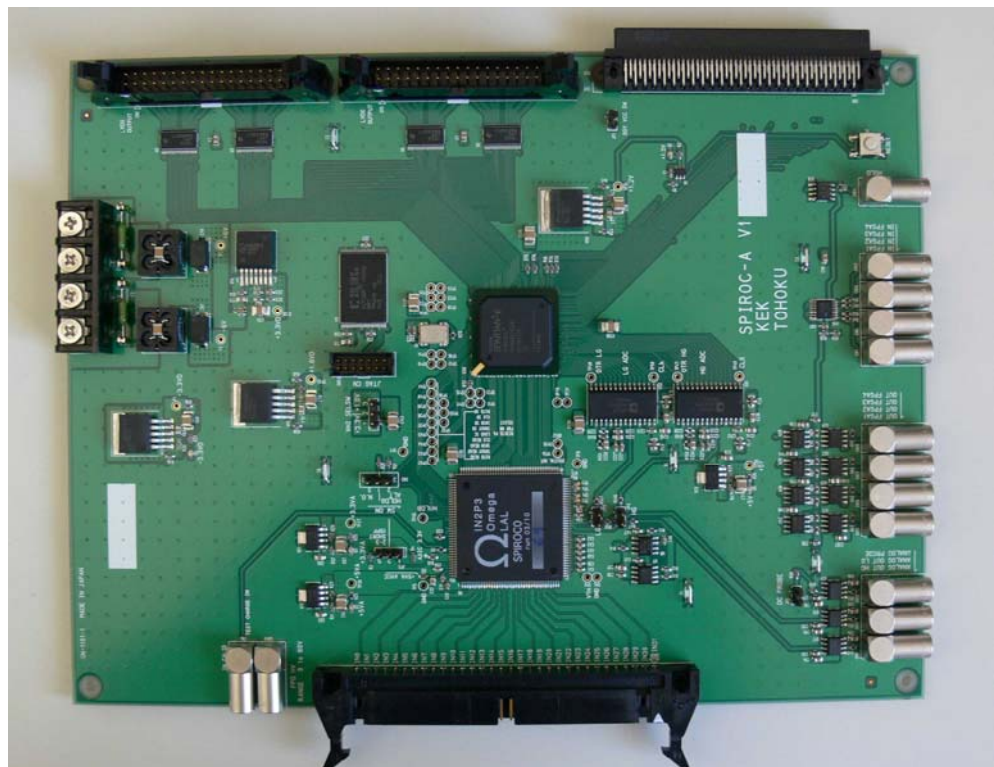


概説

この基板は、物理学実験用に開発されました。この基板開発により 多チャンネルのMPPC の読み出しが可能になり、様々な応用分野にこの技術を広げることができ。シンチレーションファイバーをMPPCで読み出すことによってイメージングが可能に、またファイバーによる飛跡検出器としても応用することが出来ます。専用の多チャンネルMPPC 用の読み出し回路構成になっております。



特徴

クロック非同期システム

SPIROOC-A チップ設置

MPPC 32ch の同時駆動

4.5V 8Bit でのHV adjustment

可変Gain

HG LG 側それぞれのアナログ及びデジタル出力

NIMレベルでのI/O を有すること(NIM モジュールに相当する速度を有する)

32ch 分のDiscrI 信号をLVDSで出力できます

SiTCP (SOY) による制御 可能です

仕様

Analog input

MPPC input : HIF-3BB-64PA-2.54DS (Hirose) 雄64pin 終端抵抗 50

HV input : LEMO (EPL.00.250.NTN) 電圧範囲0 to +100V

Calibration charge input : LEMO (EPL.00.250.NTN) 電圧範囲0 to +0.5V

Digital input

NIM input x5 : LEMO (EPL.00.250.NTN)

JTAG (878311420)

SOY I/F

Analog output

Shaper output x2 : LEMO (EPL.00.250.NTN) 電圧範囲-5V to 5V 帯域110MHz

Probe output x1 : 同上

Digital output

NIM output x4 : LEMO (EPL.00.250.NTN)

Discri output : HIF-3BA-34PA-2.54DSA (Hirose) シングルI/O 信号を外で
LVDS に変換

基板サイズ 230 x 175mm

基板材 : FR4 6層基板

入力使用電圧 : +6V -6V