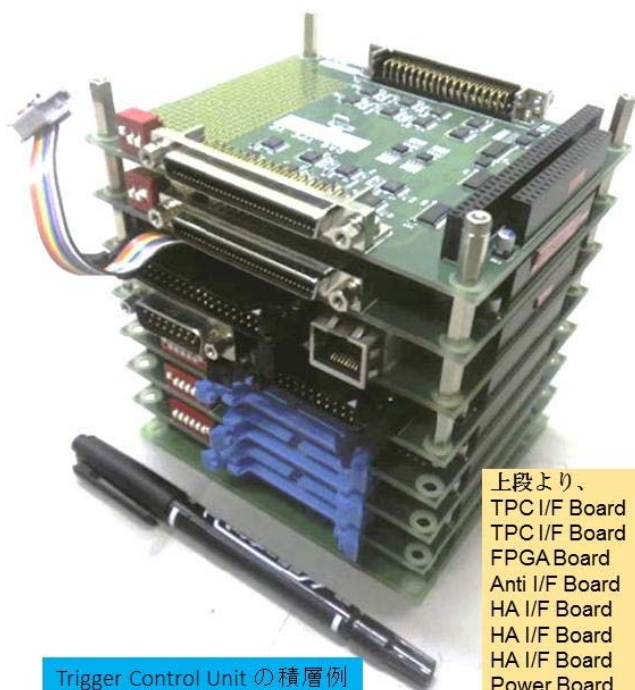


GN-1250-2, 1252-2, 1251-2, 12133-1, 12123-1 Trigger Control Unit PCB

トリガー制御 ユニット プリント配線基板

概説

この基板群はピクセル構造電極 (μPIC) とガス TPC を組み合わせた。電子飛跡検出型コンプトンカメラ (ETCC) について、そのトリガー信号の生成およびデータ取得の制御を目的に開発されました。これらは積層組みにて使用され、ガス TPC の信号数とシンチレーターの信号数に応じ、TPC インターフェース回路と HA インターフェース回路の積層組み数を増やす事が可能です。この基板群全体の動作制御は、FPGA 回路基板を通した Ethernet 通信でのコマンド/データ送受信にて行います。



上段より、
TPC I/F Board
TPC I/F Board
FPGA Board
HA I/F Board
HA I/F Board
HA I/F Board
Power Board

特徴

- ・シンチレーター信号処理回路と接続しデータ取得の制御が可能
- ・ガス TPC 信号処理回路と接続しデータ取得の制御が可能
- ・Veto 信号処理回路と接続しデータ取得の制御が可能
- ・FPGA ロジックの変更で多種多様なトリガー条件を設定可能
- ・Ethernet 通信でのコマンド/データ送受信可能
- ・計 48 チャンネルの LVDS 信号を外部出力可

仕様

- ・FPGA 回路基板 (GN-1250-2)
- ・HA I/O 回路基板 (GN-1252-2)
- ・TPC I/O 回路基板 (GN-1251-2)
- ・アンタイ I/O 回路基板 (GN-12133-1)
- ・電源投入回路基板 (GN-12123-1)



GN-1250-2



GN-1251-2



GN-1252-2



GN-12133-1



GN-12123-1