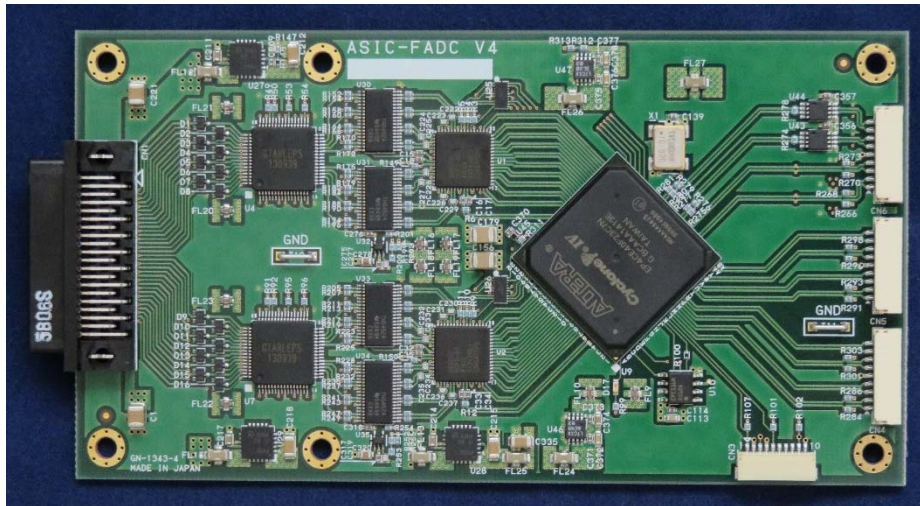


概説

この基板はデータ収集を効率的にするため ASIC FADC FPGA により 構成されており 集積度を考慮した設計になっている データ収集回路基板です。



特徴

検出器に取り付けて動作するため、全ての機能を 130x70mm² の基板に集約しており、SpaceWire 転送速度 200 Mbps (MAX)、カスケード接続可です。
トリガー制御用 LVDS I/O (Tx:2, Rx:2)、カスケード接続可
サンプリング速度 10~40 Msps, 14 bit の ADC を搭載しております

仕様

形式 : GN-1343-4

アナログ入力 : 16ch

ASIC (GTARLEPS)により増幅・整形

オフセットは基板上抵抗器により変更可能

FPGA : Cyclone4 (EP4CE40FF23C7N)

LE 39,600

Memory 1,134 kbit

ADC : AD9257-40

10-40 Msps

8ch, 14 bit

SpaceWire : 2ポート搭載

転送レート 200Mbps (MAX)

Trigger I/O : 2ポート搭載

LVDS 準拠

ポート当たり Tx2 Rx2

電源 : +3.3V (1.0A), -3.3V (0.1A)

サイズ : コネクタを含めて 135mm (D) x 70mm (W)