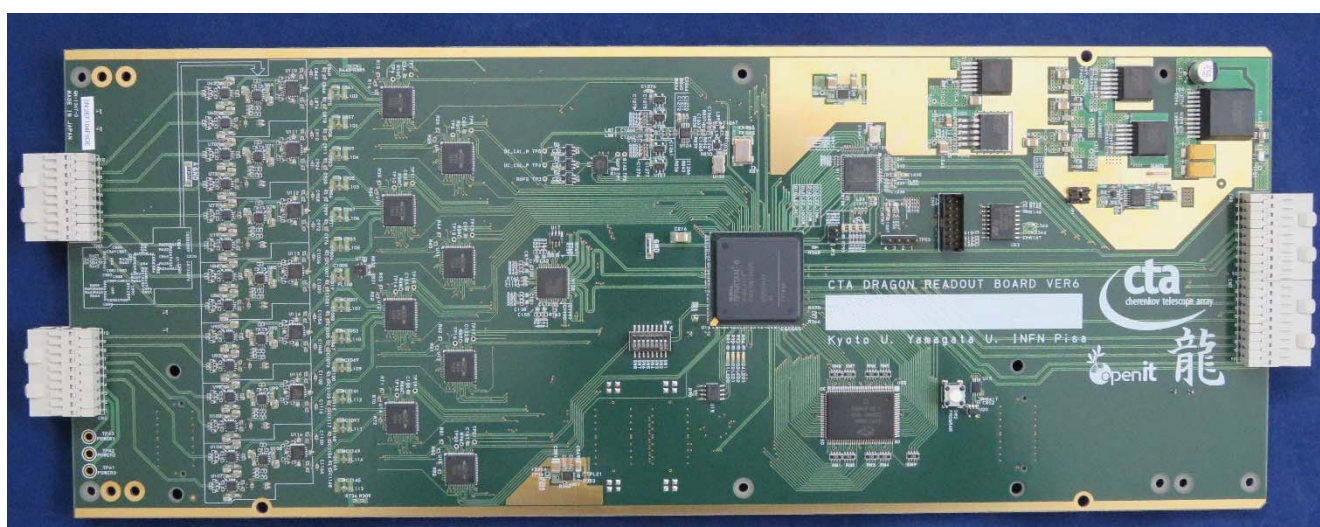


GN-1367-3 DRAGON VER6 READOUT BOARD

ドラゴン VER6 読み出し 基板

概説

この基板は PSI 研究所が開発したアナログメモリ DRS4 チップの 読み出し基板です。PMT からの波形情報をコンピューターに転送する機能があります。そのためにアナログ波形情報をためる SCA(Switched Capacitor Array)の ASIC である DRS4 チップ、そして FPGA が各部の機能コントロールするような構造になっております。



特徴

FPGA : スパルタン6 XILINX社製 使用
アナログのサンプリングスピードは 2Gsp/s
アナログ増幅回路 搭載 (7チャンネル)
Gigabit Ethernet 1系統 設置 通信プロトコル SiTCP
高速データ転送機能

仕様

基板サイズ 350 x 136mm
基板材: FR4 12層基板 T = 1.6MM
使用電源: +5V, +3.3V, -3.3V