

GN-1592-2 TTC FANOUT BOARD

TTC ファンアウト 基板

概説

LHCアトラス実験用に開発されたトリガプロセッサシステム用タイミング・トリガーコントロール(TTC)信号分配モジュールである。VME64x に準拠した 9U ボード。LVDS 信号レベルで最大 16 個の分配を行う。データ読み出しのための SiTCP 及び光信号の入出力を有する



特徴

VME 規格9U 2幅 基板サイズ 400X366.5mm
Compact PCI 規格 コネクタ (J1、J2)
イーサネット用コネクタ(1GHz 対応) HFJ11-1G02ERL
状態表示 LED パネル面設置
光コネクタ GTP コネクタ 設置
TTC コントロール基板設置可能
その他フロントパネル側 I/O 14 個 (LEMO 型)
使用電源 3V