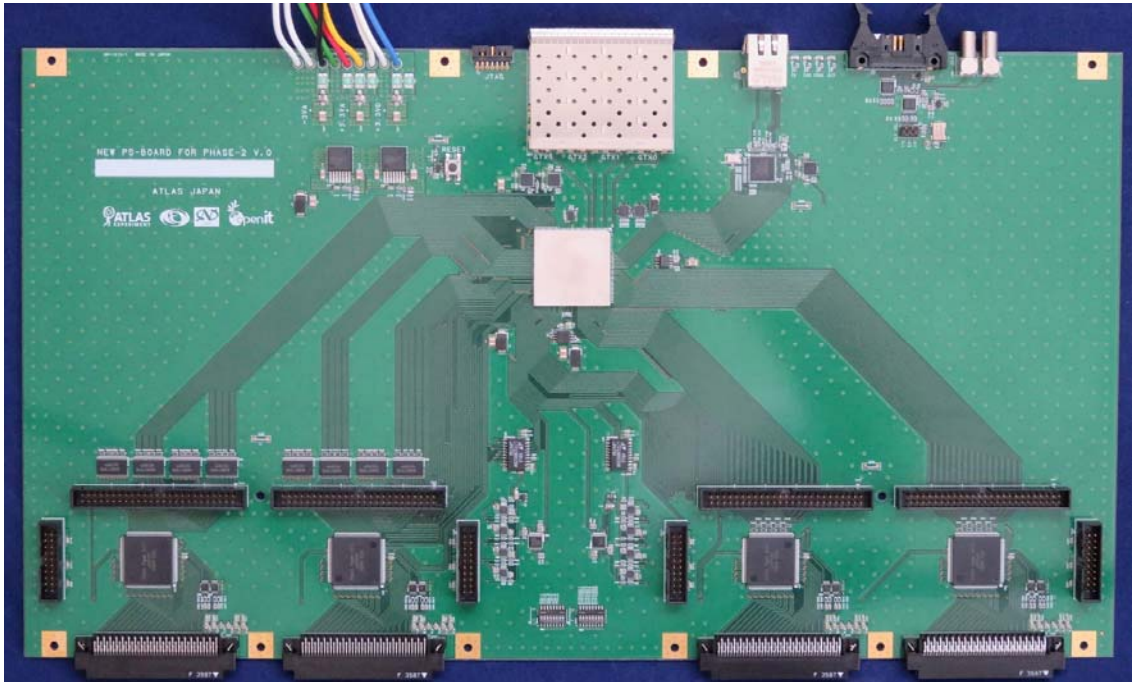


## 概説

高エネルギー物理学実験に用いられている多線式ワイヤーチェンバーのフロントエンド基板です。LHC-ATLAS 実験の TGC 検出器用に開発された信号読み出し回路です。



## 特徴 仕様

チャンネル数:256 チャンネル

基板サイズ: 450 mm x 250 mm

搭載機能素子

Xilinx 社 Kintex-7 FPGA1 個

Patch-panelASIC チップ 8 個

DAC (DAC7578SPW) 2 個

ADC (LTC1289CCSW#PBF) 2 個

I/O 部素子

Xilinx 社 Kintex-7 FPGA 回路実装用コネクタ 87833-14201 個 (表面)

LEMO クロック入力用コネクタ EPK,00,250,NTN2 個 (表面)

クロック入力用コネクタ(TTC)HIF3BA-16PA-2.54DS(71) 1 個 (表面)

イーサネット用コネクタ HFJ11-1G02ERL1 個 (表面)

SFP+規格入出力コネクタ 10122424-101LF 4 個 (表面)

PPASIC 信号入力用コネクタ 8831E-080-170L8 個 (表面)

使用電源: 3.3DV, 3.3AV, -3AV