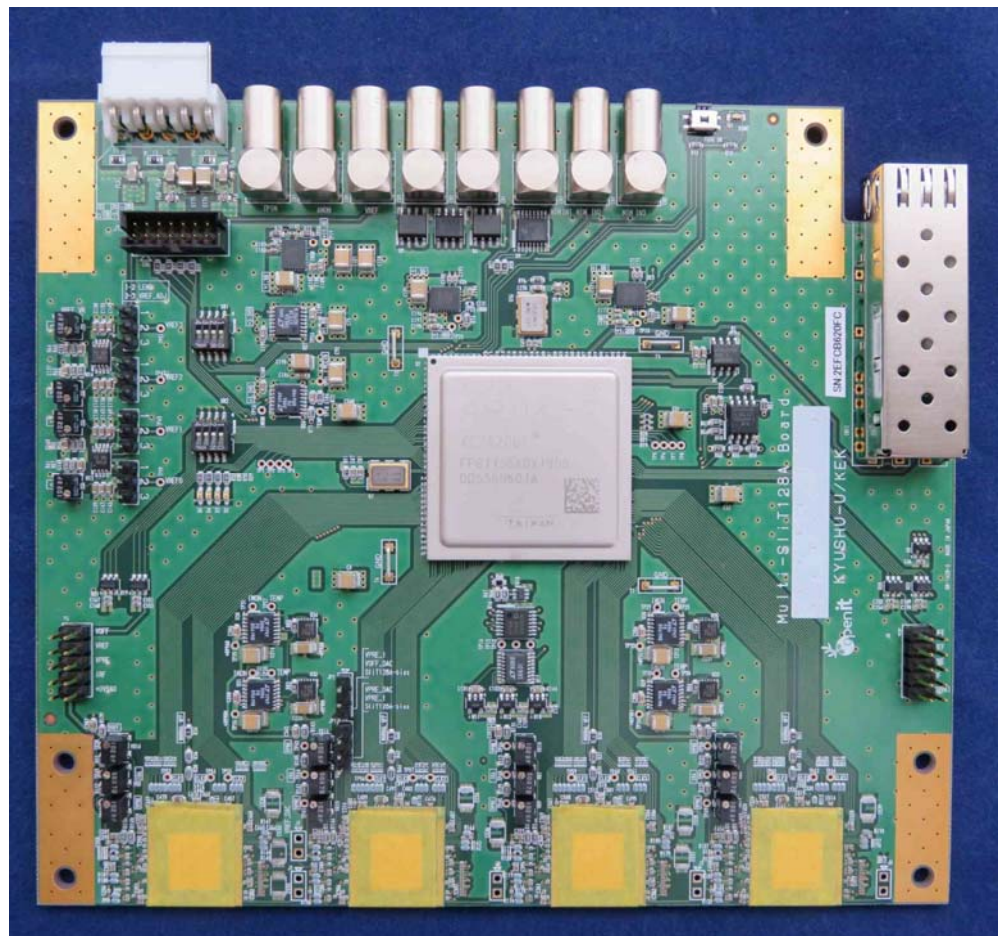


概説

Multi-Slit128 BOARD は、J-PARC Muon g-2/EDM 実験のためのシリコンセンサー読み出し用試作 ASIC である SliT128A を 4 枚搭載し、シリコンストリップセンサーからの信号(512 チャンネル)を読みだすための基板である。ボード端部に貼り付けた ASIC とボード内のパッドをワイヤーボンディングにより接続し、FPGA を通して ASIC デジタル部を制御、読み出したデータを光 Ethernet 方式で外部 PC へ転送する。



写真は V2 です 現在撮影中

特徴 仕様

- 使用 FPGA (XC7A200T-FGG1156I)
- ASIC ボンディングパッド (200 μ m pitch, 198 pads)
- SiTCP 用 SFP コネクタ(SiTCP ライセンス付)
- モニタ用 LEMO コネクタ 8 個
- 基板: FR-5 12 層 140x160mm
- 電源: +3.3V, +1.5V, +0.9V, -0.9V 供給