

概説

LiTA12h システムは、LiTA12h-VME モジュール、LiTA12h-ADC 基板、FAMP32 基板からなり、256 チャンネルの信号を高速 ADC でデジタル化できる汎用処理装置です。以下 構成基板の ADC 基板です。

本基板は VME (GN-1734-2) 基板等に装着され 外部からの信号を高速にて AD 変換を行い デジタルデータに変換され VME 基板に送る機能があります。VME 基板には最大 2 枚の装着が可能です。



仕様

LiTA12h-ADC 基板は、32 チャンネルの 10 ビット 50MHz サンプリング ADC を持つ小基板で、LiTA12h-VME モジュールに 2 枚搭載できます。

基板サイズ材料： 81.28X114.3mm FR-4 4層

データ処理用 FPGA: XC7A100T_FGG484

動作温度： 0～50 °C

保存温度： -35～85 °C

最大湿度： 80% (結露しないこと)

納品上のご注意

この ADC 基板は 出荷時機能検査の作業上 メイン基板と組み合わせて 納品する場合がございます。 また何らかの状況で ADC 基板をはずす場合 接合ピンにご注意してください。