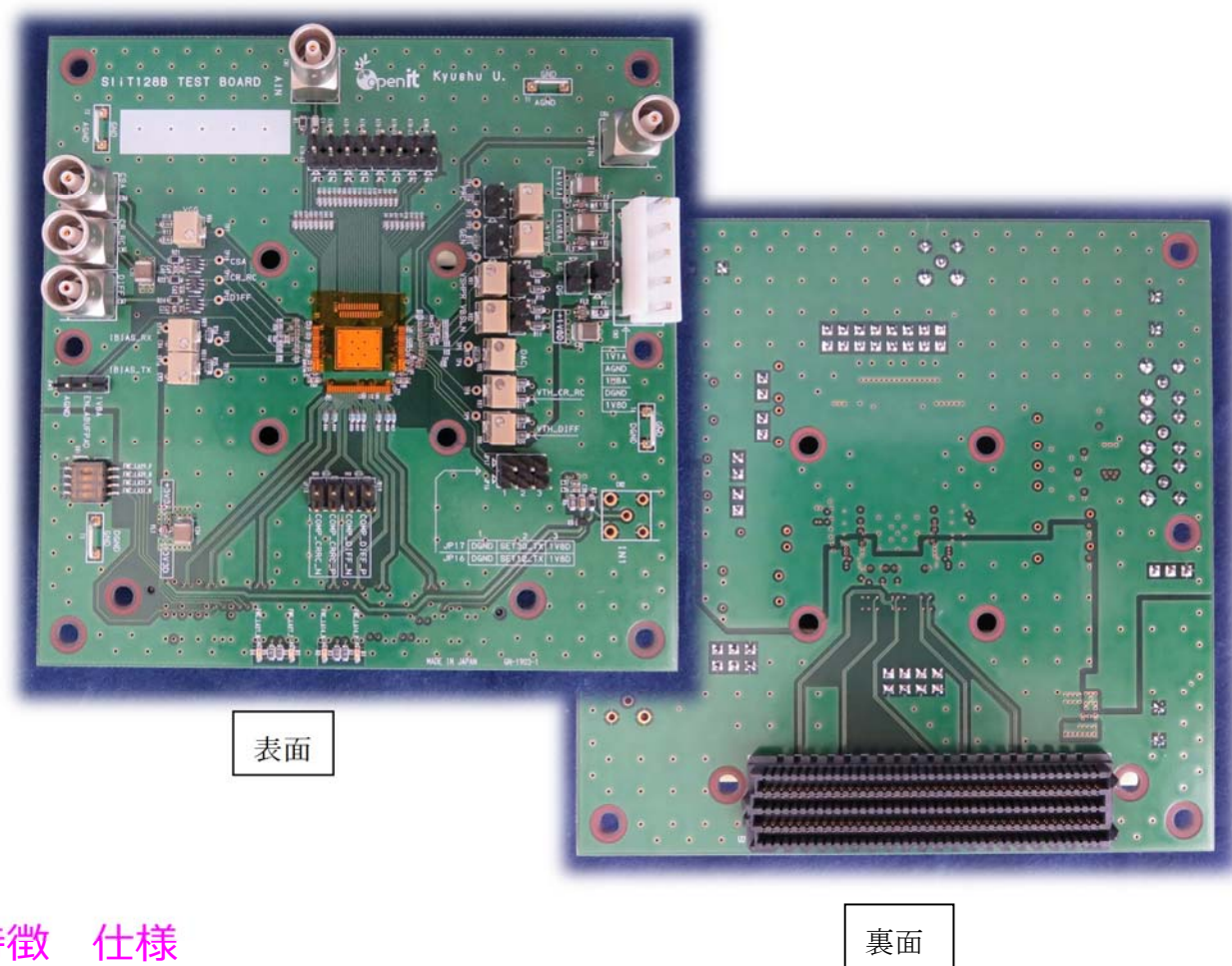


## 概説

SLIT128B TEST BOARD は、J-PARC Muon g-2/EDM 実験のためのシリコンセンサー読み出し用試作 ASIC である SLIT128B を 1 枚搭載できる様になっており、ASIC テスト用専用基板であります。ボード中央に貼り付けた ASIC とボード内のパッドをワイヤーボンディングにより基板に接続し、FMC コネクタを通じデジタル計測用基板に 送る機能があります。



## 特徴 仕様

- FMC コネクタ使用
- ASIC ボンディングパッド (200  $\mu\text{m}$  pitch, 198 pads)
- モニタ用 LEMO コネクタ 6 個
- 基板: FR-5 6層 100x100mm
- 電源: B5P-VH より供給