

# **GNC-040 CAMAC 16CH HR TDC**

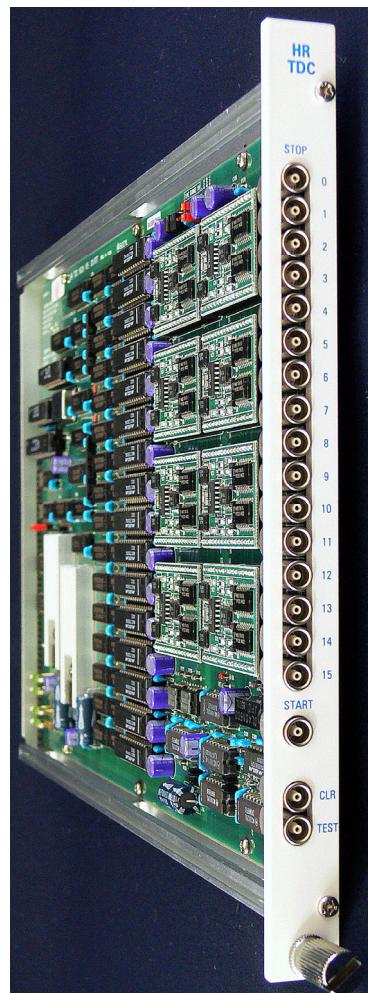
カマック 16 チャネル エッチアール テイディシイ

## **概説**

この CAMAC モジュールは、物理学実験、素粒子実験用に使用される ワイヤーチャンバー等からの時間情報を測定する為に開発された計測器です。

16 チャネル共通スタートの T D C (Time to Digital Converter) モジュールで各種実験に適応するように時間計測範囲を設定できます。カスタム E C L 集積回路にてフロントエンド測定系を構成しておりますので高集積基板構成を実現しました。

モジュールの内部基板構成は 8 枚のドーターボード及び 1 枚のメイン基板より構成されております。



## **特徴**

カマック 1 幅モジュール

16 チャネル

共通スタート

高速データ変換 ( $10 \mu \text{ sec}$ )

計測時間範囲設定変更可

LAM ENABLE SW 有り

注意 : 計測時間 0~54 nsec は内部回路の機能上

使用できません

外部遅延器をストップ信号に挿んで使用して下さい

---

### ●入力／出力信号

入力信号	フロントパネルコネクターより
: STOP	
: FAST CLEAR	
: COMMON START	
	NIM 信号ファースト ブループラグ信号 (最小信号幅 10 nsec)
	入力インピーダンス 50Ω
使用コネクター	: 85QLA-01-0-2(SHUNER)
出力データフォーマット	R1~R12 (R1 L S B 最小値 R 1 2 M S B 最大値)
ファンクション : N·F (0) · A (0 ~ 1 5)	DATA READ
: N·F (2) · A (0 ~ 1 5)	DATA READ & CLEAR
: N·F (8)	TEST LAM
: N·F (9)	CLEAR
: N·F (10)	LAM CLEAR
コマンド : C 及び Z	MODULE CLEAR
: I	INHIBIT

LAM ENABLE は内部ジャンパーSW により動作します。

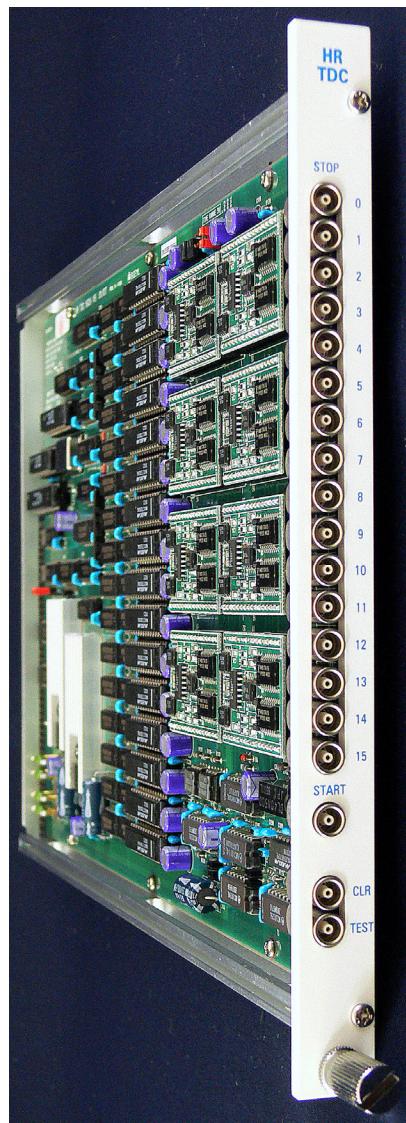
### ●仕様

チャネル数	: 16 チャネル
フルスケール	: 100,200,400 nsec(基板上のスイッチにより設定)
データ変換時間	: 10 μ sec/Module 以下
時間分解能	: Full Scale 100 nsec の時 25 psec : Full Scale 200 nsec の時 50 psec : Full Scale 400 nsec の時 100 psec
使用 ADC	: 12 Bit
直線性	: ±2 LSB
温度係数	: Gain ±100 ppm/°C 以下 : ペデスタル変化量 1 count/°C 以下
使用電源	: +24V 300 mA : -24V 400 mA : +6V 1100 mA : -6V 1200 mA
総合使用電力	: 30.6 w
形状	: カマック規格 1 W アルミケース

**CAMAC 16CH HR TDC**

**MODEL GNC-040**

取扱説明書



## はじめに

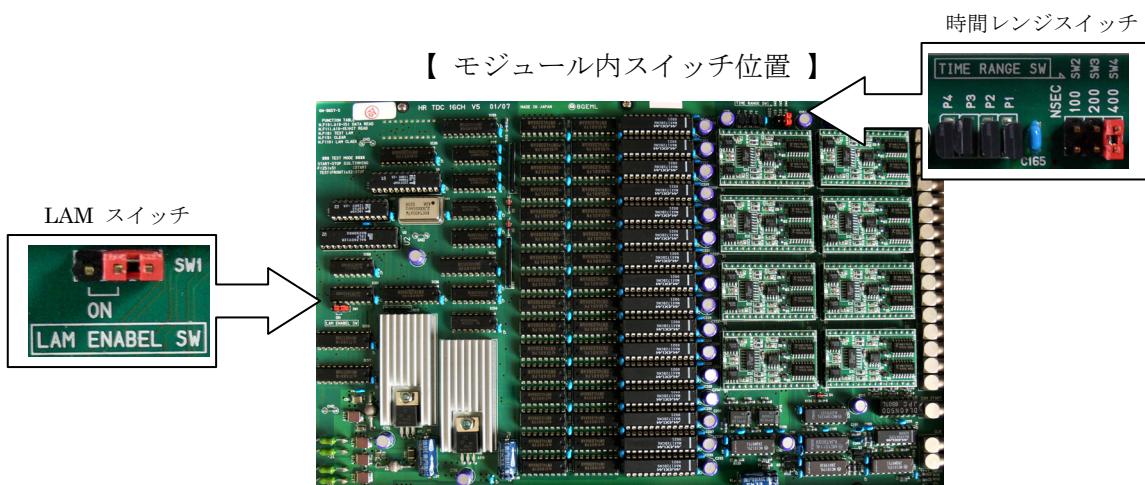
この度は、16CH HR TDCを選定していただき、ありがとうございます。このCAMACモジュールは、物理学実験、素粒子実験用に使用される ワイヤーチャンバー等からの時間情報を測定する為に開発された計測器です。

16チャネル共通スタートのTDC(Time to Digital Converter)モジュールで各種実験に適応するように時間計測範囲を設定できます。

モジュールの内部基板構成は8枚のドーターボード及び1枚のメイン基板より構成されております。

### ご使用上の注意

- モジュールを、クレートへ挿入、取り外しの時は必ずクレートの電源をオフにしてから行なって下さい。
- モジュールの電源部には回路保護のためヒューズが設置しておりますが、このヒューズは断線時 外観の変化は有りません。
- Q・LAM サプレス（基板上左上のスイッチより設定）がオンのときはストップ信号が来ない場合にはQ及びLAMは返しません。ご注意願います
- このモジュールには内部テスト機能を持っておりません。テスト時は外部よりシグナルを入れてテストして下さい。
- 測定フルスケールのレンジ設定スイッチは基板右下に設置されております。測定の際はあらかじめ設定値をご確認下さい。
- 仕様に記載されているフルスケール及び時間分解能はすべて典型値です。精密な測定には前もって市販のTDCテスターで校正することをお勧めします。簡単な校正は可変ディレイラインを使って行えますが、ディレイラインのバラツキの方が大きな場合もありますので注意が必要です。
- モジュールのサイドカバーは必要な時以外ははずさないで下さい。
- カバーを閉める際は 内部素子への干渉に注意してください



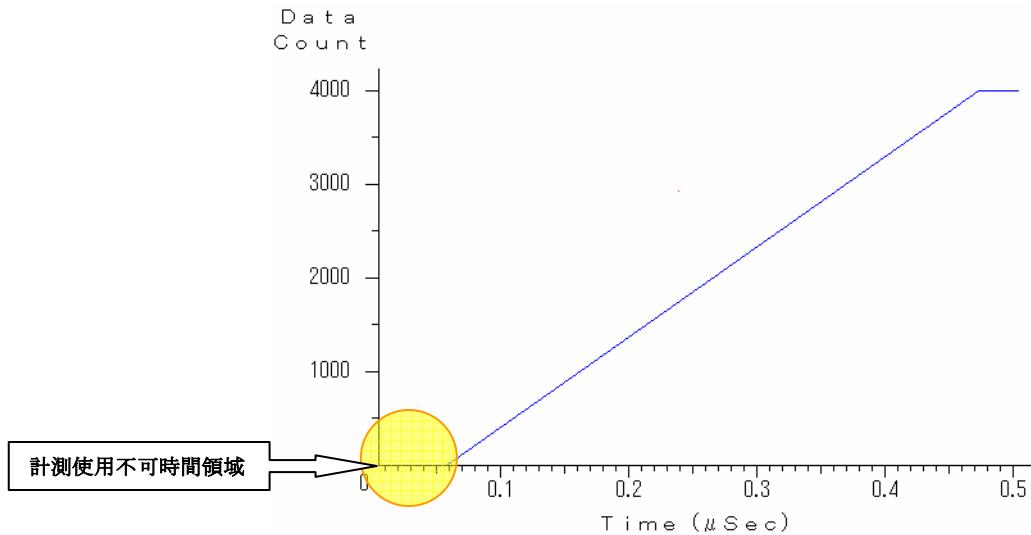
## ●計測使用不可時間領域について

計測時間 0～54 nsec は内部回路の機能上使用できません。

外部遅延器をストップ信号に挿んで使用して下さい。

使用不可時間 : 0～54 nsec(全時間レンジ共通)

### 【 Full Scale 400 nsec 測定結果サンプル 】



※TDC テスター時間設定 0～500 nsec にて測定。

## ●入力／出力信号

入力信号	フロントパネルコネクターより
: STOP	
: FAST CLEAR	
: COMMON START	
	NIM 信号ファースト ブループラグ信号 (最小信号幅 10 nsec)
	入力インピーダンス 50 Ω
使用コネクター	: 85QLA-01-0-2(SHUNER)
出力データフォーマット	R1~R12 (R1 L S B 最小値 R 1 2 M S B 最大値)
ファンクション : N·F (0) · A (0 ~ 1 5)	DATA READ
: N·F (2) · A (0 ~ 1 5)	DATA READ & CLEAR
: N·F (8)	TEST LAM
: N·F (9)	CLEAR
: N·F (10)	LAM CLEAR
コマンド : C 及び Z	MODULE CLEAR
: I	INHIBIT

LAM ENABLE は内部ジャンパーSW により動作します。

## ●仕様

チャネル数	: 16 チャネル
フルスケール	: 100,200,400 nsec(基板上のスイッチにより設定)
データ変換時間	: 10 μ sec/Module 以下
時間分解能	: Full Scale 100 nsec の時 25 psec : Full Scale 200 nsec の時 50 psec : Full Scale 400 nsec の時 100 psec
使用 ADC	: 12 Bit
直線性	: ±2 LSB
温度係数	: Gain ±100 ppm/°C 以下 : ペデスタル変化量 1 count/°C 以下
使用電源	: +24V 300 mA : -24V 400 mA : +6V 1100 mA : -6V 1200 mA
総合使用電力	: 30.6 w
形状	: カマック規格 1 W アルミケース