

---

# GNV-121 VME FADC (silicon strip Detector)

シリコン ストリップ 検出器用 VME フラッシュ ADC

---

## 概説

このモジュールは、物理学実験、素粒子実験等に使用されている シリコンストリップ用 検出器の読み出し回路システム専用のADC及びインターフェイスモジュールです。

各種機能を1枚のボードに構成しており シリコンストリップ検出器からの信号を最小限のモジュールで構築できるようになっております。

専用J2コネクタを使用しデータ転送も高速化しております。内部は数種類の機能から構成されており、フロントエンドモジュールに信号を送るVA/DAC部、フラッシュADC部、UIOモジュール(\*1)データ転送部、NIM信号コントロール部、表示及び他の用途に使われる補助機能部から構成されております。

## 特徴

- VME 6U 1幅モジュール
- 使用電源 +5 Volt (単電源)
- 内部CLOCK40MHz 12BITS ADC 使用
- 外部CLOCK(TTL) CAMAC型コネクタ有り
- JTAG用10PIN CONECTOR 2個
- DAC control 10PIN CONNECTOR 1個
- VA control 20PIN CONNECTOR 1個
- 外部control用 CAMAC型コネクタ有り
- ADC 入力部保護回路つき



このモジュール及びUIOモジュールの詳細なる最新情報は下記に記述されております。

<http://www.rcnp.osaka-u.ac.jp/~nomachi/newUIO-FADC-2003.lzh>

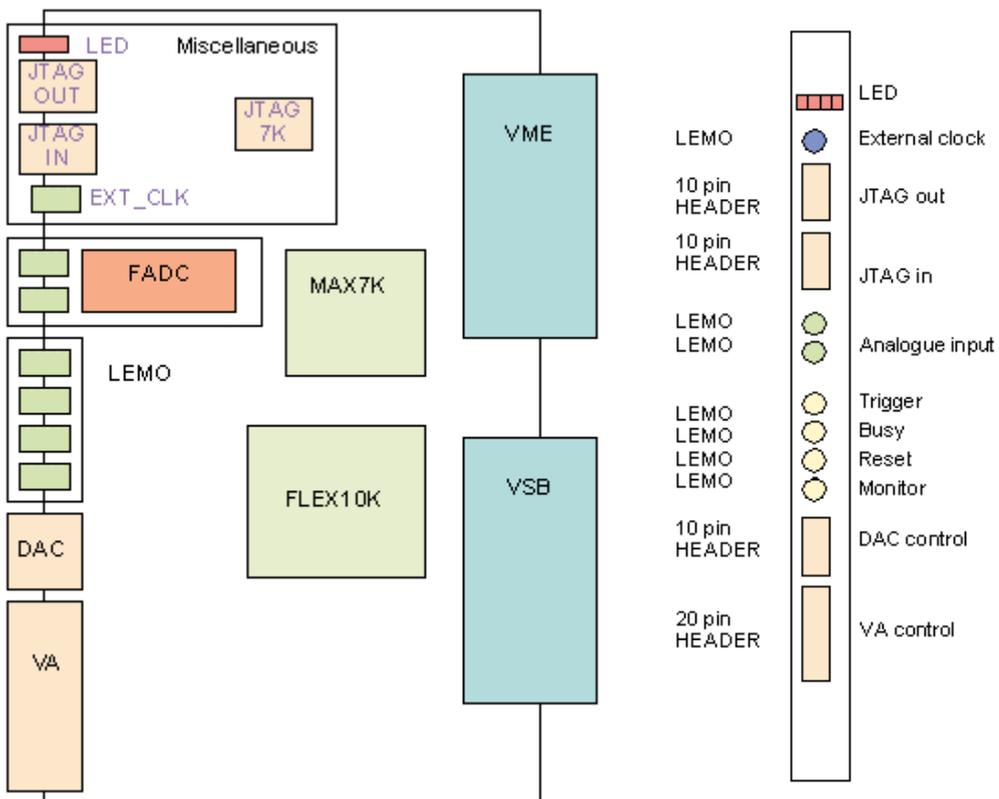
---

FADCモジュールはVMEの6Uモジュールです。機能的に表のように8つのブロックに別れています。

ブロック	機能
<a href="#">FLEX10K</a>	FLEX チップ部分
<a href="#">VA/DAC</a>	フロントエンドのモジュールにクロックを送ったりしています。
<a href="#">FADC</a>	フラッシュ ADC
<a href="#">VSB</a>	UIO モジュールヘデータを送るためのバス。
<a href="#">LEMO</a>	フロントパネルのLEMOコネクタへのインターフェース。
<a href="#">MAX7K</a>	FLEX にダウンロードするため。
<a href="#">VME</a>	VME BUS インターフェース
<a href="#">Miscellaneous</a>	LED, CLOCK, JTAG 等

内部機能図

フロントパネル



CONNECTOR : JTAG IN/OUT (HIROSE HIF3FC-10PA-2.54DS 相当) 2個  
 CAMAC型 (SHUNER 85QLA-01-0-2 相当) 7個  
 DAC (HIROSE HIF3BD-10PA-2.54DS 相当) 1個  
 VA (HIROSE HIF3BA-20PA-2.54DS 相当) 1個