
GNV-400 VME SUB UNIT (2CH-DAC)

VME サブ ユニット 2CH-DAC

概説

この回路はVME GP-IO モジュール用DAC ボードです。GP-IO で設定された波形データが、DAC (デジタル-アナログ変換器) によりアナログ電圧に変換されてフロントから出力されます。



特徴、仕様









GPIO ユニット専用

- * 分解能：14 ビット
- * 出力電圧レンジ：±1V
- * 出力アップデートレート：外部NIM 入力信号～125MHz または内部40MHz
- * アナログ信号出力：2 (LEMO型コネクタ, シングルエンド入力)
- * クロック信号入力：1 (LEMO型コネクタ, NIM ファースト負信号)
- * ゲート信号入力：1 (LEMO型コネクタ, NIM ファースト負信号)
- * 入力インピーダンス：50Ω
- * 外形寸法：84W x 116.5D x 15.5H (mm)

* 消費電力	+ 5V	60mA
	- 5V	48mA
	+ 3.3V	28mA

Rear Connector Pin Number

	PIN	PIN	
DB0	1	2	DB1
DB2	3	4	DB3
DB4	5	6	DB5
DB6	7	8	DB7
DB8	9	10	DB9
GND	11	12	DB10
DB11	13	14	DB12
DB13	15	16	NC
CLKB	17	18	DA0
DA1	19	20	DA2
DA3	21	22	GND
DA4	23	24	DA5
DA6	25	26	DA7
DA8	27	28	DA9
DA10	29	30	DA11
DA12	31	32	DA13
NC	33	34	CLKA
GND	35	36	LED1
LED2	37	38	MON12
MON11	39	40	MON10
MON9	41	42	MON8
MON7	43	44	MON6
MON5	45	46	MON4
MON3	47	48	MON2
MON1	49	50	GATE
CLOCK	51	52	GND
+3.3	53	54	+3.3
+5	55	56	+5
GND	57	58	GND
-5	59	60	-5

	IN (TTL)
	OUT (TTL)
	IN or OUT (TTL)
	NC
	GND
	+3.3
	+5
	-5