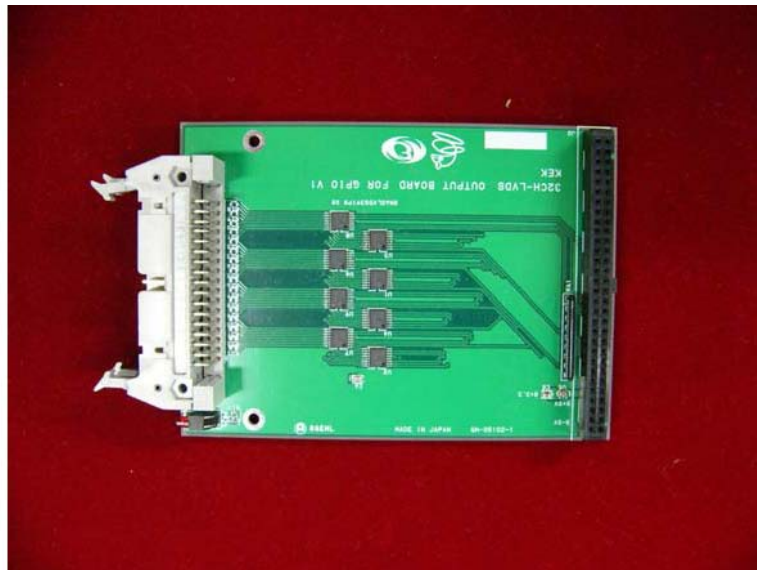

GNV-410 VME SUB UNIT (32CH-LVDS OUT)

VME サブ ユニット 32CH-LVDS OUT

概説

これは VME GP-IO モジュール用ドーター・ボードです。34 ピンコネクター×2 を使った 32ch 低電圧差動出力(LVDS) モジュールで各々の信号は GP-IO で設定されたデータが出力されます。EN1~EN8 を制御することで出力のチャンネル を有効・無効に出来ます。LVDS 出力インピーダンスは 100Ω。



特徴、仕様

GPIO ユニット専用

仕様VME-6U

1 幅32ch-LVDS 出力(34 ピンFLAT CABLE)

LVDS/EN 出力制御:TTL 信号

EN1:OUT1~4 EN2:OUT5~8 EN3:OUT9~12 EN4:OUT13~16









EN5:OUT17~20 EN6:OUT21~24 EN7:OUT25~28 EN8:OUT29~32

消費電力 +3.3V :55mA 182mW

Mother Board & 32-ch LVDS OUTPUT Board Pin Number 32ch-LVDS OUTPUT PIN NUMBER

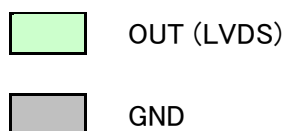
Rear Connector Pin Number

	PIN	PIN	
IN1	1	2	IN2
IN3	3	4	IN4
IN5	5	6	IN6
IN7	7	8	IN8
IN9	9	10	IN10
GND	11	12	IN11
IN12	13	14	IN13
IN14	15	16	IN15
IN16	17	18	IN17
IN18	19	20	IN19
IN20	21	22	GND
IN21	23	24	IN22
IN23	25	26	IN24
IN25	27	28	IN26
IN27	29	30	IN28
IN29	31	32	IN30
IN31	33	34	IN32
GND	35	36	NC
NC	37	38	NC
NC	39	40	EN1
EN2	41	42	EN3
EN4	43	44	EN5
EN6	45	46	EN7
EN8	47	48	NC
NC	49	50	NC
NC	51	52	GND
+3.3	53	54	+3.3
+5	55	56	+5
GND	57	58	GND
-5	59	60	-5

	IN (TTL)
	OUT (TTL)
	IN or OUT (TTL)
	NC
	GND
	+3.3
	+5
	-5

Front Upper Connector Pin Number

	PIN	PIN	
GND	1	2	GND
OUTP1	3	4	OUTN1
OUTP2	5	6	OUTN2
OUTP3	7	8	OUTN3
OUTP4	9	10	OUTN4
OUTP5	11	12	OUTN5
OUTP6	13	14	OUTN6
OUTP7	15	16	OUTN7
OUTP8	17	18	OUTN8
OUTP9	19	20	OUTN9
OUTP10	21	22	OUTN10
OUTP11	23	24	OUTN11
OUTP12	25	26	OUTN12
OUTP13	27	28	OUTN13
OUTP14	29	30	OUTN14
OUTP15	31	32	OUTN15
OUTP16	33	34	OUTN16



Front Lower Connector Pin Number

	PIN	PIN	
GND	1	2	GND
OUTP17	3	4	OUTN17
OUTP18	5	6	OUTN18
OUTP19	7	8	OUTN19
OUTP20	9	10	OUTN20
OUTP21	11	12	OUTN21
OUTP22	13	14	OUTN22
OUTP23	15	16	OUTN23
OUTP24	17	18	OUTN24
OUTP25	19	20	OUTN25
OUTP26	21	22	OUTN26
OUTP27	23	24	OUTN27
OUTP28	25	26	OUTN28
OUTP29	27	28	OUTN29
OUTP30	29	30	OUTN30
OUTP31	31	32	OUTN31
OUTP32	33	34	OUTN32

