
GNV-460 VME SUB UNIT (32TTL IN/OUT)

VME サブ ユニット (32TTL IN/OUT)

概説

このモジュールは、物理学実験、素粒子実験等に使用される GPIO モジュール用サブボードです。任意のサブボードを2枚実装出来、FPGA(ザイリンクス)のファームウェアにより、サブボードより入出力が出来るようになります。

このユニットは TTL(LVTTL)規格信号の入出力に対応しております。



特徴、仕様

GNV-250VME GPIO ユニット専用

32入出力 TTL(LVTTL) 対応 ユニット

使用コネクタ： 3M社製 J3X31-P302 VE 34P

(注意： 34PIN2段フラットケーブル用コネクタです)

コネクタPIN配置 1,2ピン GND

奇数ピン 正極性









偶数ピン グランド

使用電源： +3.3V : 15mA

形状： WxDxH = 84x116.5x15.5 (mm)

Rear Connector Pin Number

	PIN	PIN	
IN/OUT32	1	2	IN/OUT31
IN/OUT30	3	4	IN/OUT29
IN/OUT28	5	6	IN/OUT27
IN/OUT26	7	8	IN/OUT25
IN/OUT24	9	10	IN/OUT23
GND	11	12	IN/OUT22
IN/OUT21	13	14	IN/OUT20
IN/OUT19	15	16	IN/OUT18
IN/OUT17	17	18	IN/OUT16
IN/OUT15	19	20	IN/OUT14
IN/OUT13	21	22	GND
IN/OUT12	23	24	IN/OUT11
IN/OUT10	25	26	IN/OUT9
IN/OUT8	27	28	IN/OUT7
IN/OUT6	29	30	IN/OUT5
IN/OUT4	31	32	IN/OUT3
IN/OUT2	33	34	IN/OUT1
GND	35	36	NC
NC	37	38	NC
NC	39	40	NC
NC	41	42	NC
NC	43	44	NC
NC	45	46	LED_G
LED_Y	47	48	LED_R
NC	49	50	NC
NC	51	52	GND
+3.3	53	54	+3.3
+5	55	56	+5
GND	57	58	GND
-5	59	60	-5

	IN (TTL)
	OUT (TTL)
	IN or OUT (TTL)
	NC
	GND
	+3.3
	+5
	-5

Front Upper Connector Pin Number

	PIN	PIN	
GND	1	2	GND
INP1	3	4	GND
INP2	5	6	GND
INP3	7	8	GND
INP4	9	10	GND
INP5	11	12	GND
INP6	13	14	GND
INP7	15	16	GND
INP8	17	18	GND
INP9	19	20	GND
INP10	21	22	GND
INP11	23	24	GND
INP12	25	26	GND
INP13	27	28	GND
INP14	29	30	GND
INP15	31	32	GND
INP16	33	34	GND

 IN or OUT (TTL/LVTTL)

 GND

Front Lower Connector Pin Number

	PIN	PIN	
GND	1	2	GND
INP17	3	4	GND
INP18	5	6	GND
INP19	7	8	GND
INP20	9	10	GND
INP21	11	12	GND
INP22	13	14	GND
INP23	15	16	GND
INP24	17	18	GND
INP25	19	20	GND
INP26	21	22	GND
INP27	23	24	GND
INP28	25	26	GND
INP29	27	28	GND
INP30	29	30	GND
INP31	31	32	GND
INP32	33	34	GND

 IN or OUT (TTL/LVTTL)

 GND