

# GNV-260

# VME SUB UNIT (NIM)

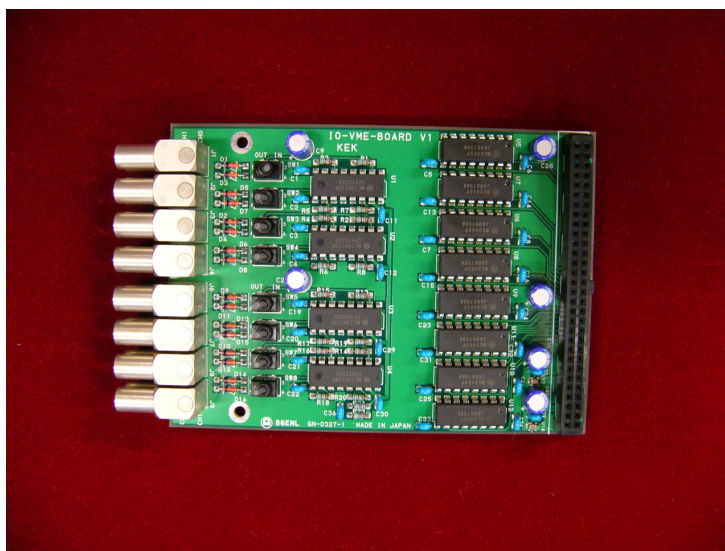
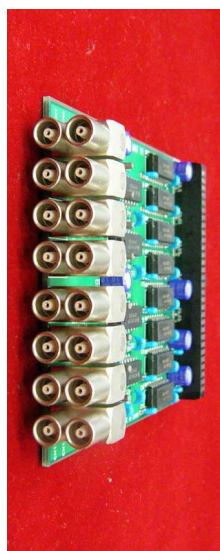
VME サブ ユニット NIM

## 概説

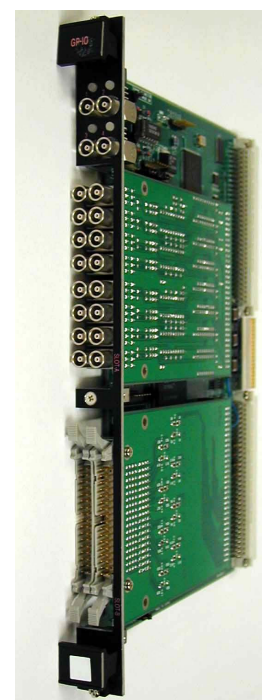
このモジュールは、物理学実験、素粒子実験等に使用される GPIO モジュール用サブボードです。任意のサブボードを2枚実装出来、FPGA（ザイリンクス）のファームウェアにより、サブボードより入出力が出来るようになります。

このユニットはNIM規格信号の入出力に対応しております。

対のコネクター毎にボード内部にある切り替えスイッチ(間違えないようにレバーの向きでの方向に入出力が決まります)により入出力を選択することが可能です。



装着サンプル例



## 特徴、仕様

GNV-250VME GPIO ユニット専用

LEMO×16 : NIM 入出力 (切り替え可能)

(NIMファースト負信号, 入出力インピーダンス 50Ω, LEMO型コネクタ×4)

使用電源 : +5V, -5V 使用

消費電力+5V :694mA

-5V :596mA 計 6.45W









形状 : WxDxH=84x116.5x15.5 (mm)

## Mother Board & 16-ch LEMO I/O Board Pin Number

(マザーボード 接続 ピンアサイン図)

### Rear Connector Pin Number

	PIN	PIN	
NC	1	2	NC
OUT1	3	4	OUT2
OUT3	5	6	OUT4
OUT5	7	8	OUT6
OUT7	9	10	OUT8
GND	11	12	OUT9
OUT10	13	14	OUT11
OUT12	15	16	OUT13
OUT14	17	18	OUT15
OUT16	19	20	NC
NC	21	22	GND
NC	23	24	NC
NC	25	26	NC
IN1	27	28	IN2
IN3	29	30	IN4
IN5	31	32	IN6
IN7	33	34	IN8
GND	35	36	IN9
IN10	37	38	IN11
IN12	39	40	IN13
IN14	41	42	IN15
IN16	43	44	NC
NC	45	46	NC
NC	47	48	NC
NC	49	50	NC
NC	51	52	GND
+3.3	53	54	+3.3
+5	55	56	+5
GND	57	58	GND
-5	59	60	-5

	IN (TTL)
	OUT (TTL)
	IN or OUT (TTL)
	NC
	GND
	+3.3
	+5
	-5