

GNV-270

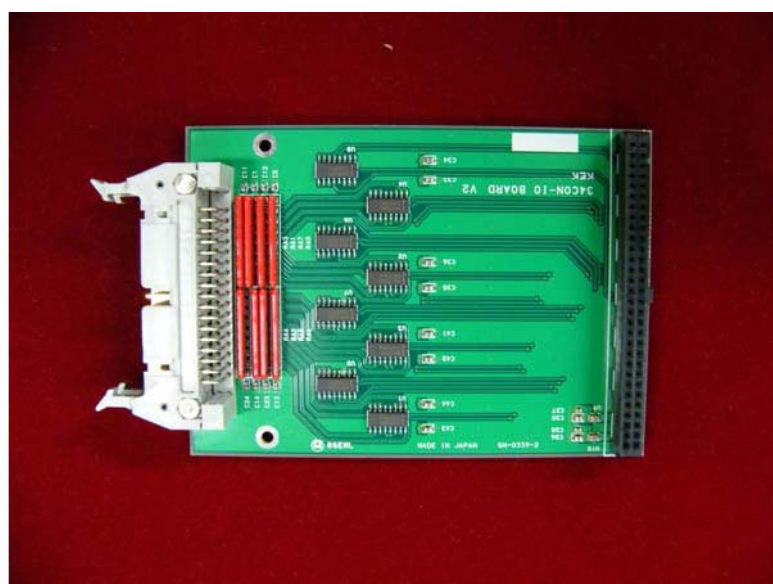
VME SUB UNIT (LVDS/ECL)

VME サブ ユニット LVDS/ECL

概説

このモジュールは、物理学実験、素粒子実験等に使用される GPIO モジュール用サブボードです。任意のサブボードを2枚実装出来、FPGA（ザイリンクス）のファームウェアにより、サブボードより入力出来るようになります。

このユニットは LVDS ,PECL 規格 2 種類の信号の入力に対応しております



装着サンプル例

特徴、仕様

GNV-250VME GPIO ユニット専用

3 2 入力 LVDS,PECL 対応 ユニット

使用コネクタ： 3M 社製 J3X31-P302 VE 34P

(注意： 3 4 PIN2 段フラットケーブル用コネクタです)

コネクタ PIN 配置 1,2 ピン GND

奇数ピン 正極性

偶数ピン 負極性

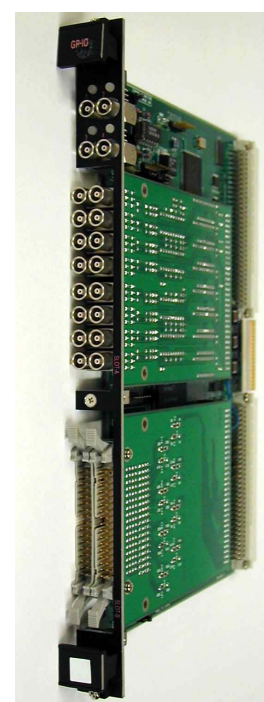
使用電源： +5V,-5V 使用

形状： WxDxH=84x116.5x15.5 (mm)

消費電力 +5V 1.582A

 -5V 1.556A









 15.69W



Mother Board & 32-ch LVDS/ECL INPUT Board Pin Number 32ch-LVDS/ECL INPUT PIN

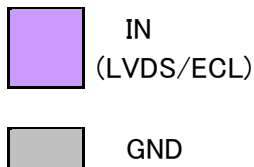
Rear Connector Pin Number

	PIN	PIN	
OUT1	1	2	OUT2
OUT3	3	4	OUT4
OUT5	5	6	OUT6
OUT7	7	8	OUT8
OUT9	9	10	OUT10
GND	11	12	OUT11
OUT12	13	14	OUT13
OUT14	15	16	OUT15
OUT16	17	18	OUT17
OUT18	19	20	OUT19
OUT20	21	22	GND
OUT21	23	24	OUT22
OUT23	25	26	OUT24
OUT25	27	28	OUT26
OUT27	29	30	OUT28
OUT29	31	32	OUT30
OUT31	33	34	OUT32
GND	35	36	NC
NC	37	38	NC
NC	39	40	NC
NC	41	42	NC
NC	43	44	NC
NC	45	46	NC
NC	47	48	NC
NC	49	50	NC
NC	51	52	GND
+3.3	53	54	+3.3
+5	55	56	+5
GND	57	58	GND
-5	59	60	-5

	IN (TTL)
	OUT (TTL)
	IN or OUT (TTL)
	NC
	GND
	+3.3
	+5
	-5

Front Upper Connector Pin Number

	PIN	PIN	
GND	1	2	GND
INP1	3	4	INN1
INP2	5	6	INN2
INP3	7	8	INN3
INP4	9	10	INN4
INP5	11	12	INN5
INP6	13	14	INN6
INP7	15	16	INN7
INP8	17	18	INN8
INP9	19	20	INN9
INP10	21	22	INN10
INP11	23	24	INN11
INP12	25	26	INN12
INP13	27	28	INN13
INP14	29	30	INN14
INP15	31	32	INN15
INP16	33	34	INN16



Front Lower Connector Pin Number

	PIN	PIN	
GND	1	2	GND
INP17	3	4	INN17
INP18	5	6	INN18
INP19	7	8	INN19
INP20	9	10	INN20
INP21	11	12	INN21
INP22	13	14	INN22
INP23	15	16	INN23
INP24	17	18	INN24
INP25	19	20	INN25
INP26	21	22	INN26
INP27	23	24	INN27
INP28	25	26	INN28
INP29	27	28	INN29
INP30	29	30	INN30
INP31	31	32	INN31
INP32	33	34	INN32

